

TABLE DES FIGURES

Figure 3.1 :	Architecture hiérarchisée d'un système informatique.....	16
Figure 3.2 :	Implantation des Serveurs Dédiés au calcul de requêtes.....	19
Figure 3.3 :	Validations de transactions dans un Espace de Travail Passant	24
Figure 3.4 :	Validations de transactions dans un Espace de Travail Englobant	25
Figure 3.5 :	Protocoles de demande de requêtes à un serveur.....	27
Figure 3.6 :	Exemple de Hiérarchie d'Espaces de Travail.	32
Figure 3.7 :	Propagation de modifications lors de validations de transactions	34
Figure 4.1 :	Base Privée et Bases Partagées.....	41
Figure 4.2 :	Bases Client-Serveur: l'approche directe.....	43
Figure 4.3 :	Bases Client-Serveur: l'approche symétrique pair-vers-pair.....	44
Figure 4.4 :	Combinaison des deux structures multi-serveurs.....	46
Figure 4.5 :	Espace de Travail intermédiaire frontal d'un réseau distant.....	48
Figure 4.6 :	Hiérarchie de Serveurs d'Opérations.	50
Figure 4.7 :	Echanges du service Mixte dans un système de transaction bancaire.	55
Figure 4.8 :	Autorisations d'accès pour des Applications et des Services.	57
Figure 4.9 :	Table des requêtes utilisables en fonction des variables d'autorisation et d'échange d'un objet.....	60
Figure 4.10 :	Propagation des autorisations d'accès dans les abonnements.	62
Figure 4.11 :	Arbre de dérivation des versions.....	65
Figure 4.12 :	Phases dans le travail de deux activités coopératives.....	70
Figure 4.13 :	Accès concurrents à la base par le groupe Coopératif	72
Figure 4.14 :	Travail Coopératif et Etapes Coopératives.	73
Figure 4.15 :	Persistance du travail d'un groupe coopératif.	73
Figure 4.16 :	Dialogue dans un travail coopératif distribué.	76
Table 4.17 :	Propriétés des Abonnements aux différents services.....	79

Table des Figures

Figure 5.1 :	Structure multi-threadée de Solaris 2.	86
Figure 5.2 :	Mapping Privé et Partagé d'un fichier.	87
Figure 5.3 :	Utilisation du Memory-Mapping	93
Figure 5.4 :	Tables de Mappings et Tables de Verrous sur des segments.....	94
Figure 5.5 :	Validation des modifications d'une thread par Memory-Mapping.....	97
Figure 5.6 :	Partage par ré-attachement des pages modifiées.....	98
Figure 5.7 :	Demande de verrou exclusif dans une hiérarchie d'Espaces de Travail.....	99
Figure 5.8 :	Conflits de Demande du Verrou exclusif.....	100
Figure 5.9 :	Accès à une page d'un volume distant.....	103
Figure 5.10 :	Réveil de threads en attente d'un verrou.....	107
Figure 5.11 :	Émission de demandes et Routage des réponses.	108
Figure 5.12:	Transit et Traitement des messages dans un ET intermédiaire.	111
Figure 5.13 :	Prise en compte d'un abonnement par une activité multi-transaction.	113
Figure 5.14 :	Journalisation parallèle dans un Espace de Travail.....	118
Figure 5.15 :	Structuration du contenu de la page d'objets courts.....	120
Figure 5.16 :	Structure des identifiants d'objets en codage 32 et 64 bits	123
Figure 5.17 :	Déréférenciation d'un identifiant physique.....	125
Figure 5.18:	Enregistrements de journalisation par page diffing et par object diffing	127
Figure 5.19 :	Fragmentation de l'opération d'Object Diffing.	128
Figure 5.20 :	Instances de classes et Tables des Méthodes Virtuelles.....	133
Figure 5.21 :	Verrouillage transparent des pages d'objets.....	136
Figure 5.22 :	Racines de Persistance.....	137
Figure 5.23 :	Chaîne de Compilation de l'interface Langage C++.	139
Figure 5.24 :	Structure des Versions alternatives.....	143
Figure 5.25:	Graphe d'objets vu des différentes versions alternatives.....	143